

Circuits intégrés à la demande



Thème : Circuits intégrés à la demande

Origine : **RAMEAU**

Domaines : **Technique**
Informatique

Autres formes du thème : ASIC (circuits intégrés)
Circuits ASIC
Circuits intégrés à applications spécifiques
Circuits intégrés pour applications spécifiques
Circuits intégrés spécifiques
Circuits intégrés sur mesure

Notices thématiques en relation (2 ressources dans data.bnf.fr)

Termes plus larges (1)

Circuits intégrés



Termes plus précis (1)

Réseaux logiques programmables par l'utilisateur





Documents sur ce thème (31 ressources dans data.bnf.fr)


Livres (31)


- | | |
|--|---|
| <p>An ASIC low power primer (2013) , Rakesh Chadha, New York, NY : Springer , cop. 2013</p> | <p>Tree-based heterogeneous FPGA architectures (2012) , Umer Farooq, New York : Springer , cop. 2012</p> |
| <p>VLSI design (2011) , Vikram Arkalgud Chandrasetty, New York : Springer , cop. 2011</p> | <p>Multiprocessor system-on-chip (2011) , New York : Springer Science+Business Media, LLC , cop. 2011</p> |
| <p>Multi-objective design space exploration of multiprocessor SoC architectures (2011) , New York : Springer , cop. 2011</p> | <p>Nanometer CMOS ICs (2008) , Harry J. M. Veendrick, Heidelberg ; New York : Springer , 2008</p> |
| <p>Digital VLSI systems design (2007) , Seetharaman Ramachandran, Dordrecht, Netherlands ; [London] : Springer , cop. 2007</p> | <p>Processor design (2007) , Dordrecht ; [London] : Springer , cop. 2007</p> |
| <p>Platform based design at the electronic system level (2006) , Dordrecht : Springer , cop. 2006</p> | <p>Synthesis of arithmetic circuits (2006) , Gustavo D. Sutter, Gery Jean Antoine Bioul, Jean-Pierre Deschamps, Hoboken (N. J.) : John Wiley & sons , cop. 2006</p> |
| <p>Multiprocessor systems on chips (2005) , Boston : Morgan Kaufmann ; Oxford : Elsevier Science , cop. 2005</p> | <p>Interconnect-centric design for advanced SoC and NoC (2004) , Boston, Mass : Kluwer Academic , 2004</p> |
| <p>Network processor design Vol. 2 (2003) , San Diego, Calif. ; London : Academic , cop. 2003</p> | <p>Substrate noise coupling in mixed-signal ASICs (2003) , Boston : Kluwer , cop. 2003</p> |
| <p>Signal integrity effects in custom IC and ASIC designs (2002) , New York ; Piscataway : Wiley : IEEE press , cop. 2002</p> | <p>Understanding smart sensors (2000) , Randy Frank, Boston ; London : Artech House , cop. 2000</p> |
| <p>System-on-a-chip (2000) , Rochit Rajsuman, Boston : Artech House , cop. 2000</p> | <p>DSP integrated circuits (1999) , Lars Wanhammar, San Diego, Calif. : Academic Press , cop. 1999</p> |

Logique arithmétique et techniques synchrones (1996) , Michel Aumiaux, Paris ; Milan ; Barcelone : Masson , 1996 


Model generation in electronic design (1995) , Boston ; Dordrecht ; London : Kluwer academic publ. , cop. 1995 


Modélisation du rendement de fabrication des circuits intégrés (1995) , Frédéric Duvivier, Paris : Ecole nationale supérieure des télécommunications , 1995 


A formal approach to hardware design (1994) , Jørgen Staunstrup, Boston : Kluwer academic publ. , cop. 1994 


VLSI design methodologies for digital signal processing architectures (1994) , Boston ; Dordrecht ; London : Kluwer academic publ. , cop. 1994 

Spécification et conception des ASICs (1993) , Jean-Paul Calvez, Paris ; Milan : Barcelone : Masson , 1993 

MOS ICs (1992) , Harry J. M. Veendrick, Weinheim ; New York ; Basel [etc.] : VCH , cop. 1992 


A guide to analog ASICs (1992) , Paul M. Brown, San Diego : Academic Press , cop. 1992 

Application specific integrated circuit (ASIC) technology (1991) , Orlando ; San Diego ; New York [etc.] : Academic press : Harcourt Brace Jovanivich , 1991 

Conception des ASICs (1990) , Paul Naish, Peter Bishop, Paris ; Milan ; Barcelone : Masson , 1990 



Synthèse de circuits ASIC (1990) , André Stauffer, Christian Piguet, [Paris] : Dunod , 1990 

Conception des circuits ASIC numériques CMOS (1990) , Jacques Zahnd, André Stauffer, Christian Piguet, Paris : Dunod , 1990 

Les circuits intégrés personnalisés (1986) , Centre français du commerce extérieur. Direction des industries et services, Paris : CFCE , 1986 

Personnes ou collectivités en relation avec le thème: "Circuits intégrés à la demande" (29 ressources dans data.bnf.fr)



Auteur du texte (15)

Michel Aumiaux		Gery Jean Antoine Bioul	
Peter Bishop		Jean-Paul Calvez	
Centre français du commerce extérieur. Direction des industries et services		Jean-Pierre Deschamps	
Randy Frank		Paul Naish	
Christian Piguet		Rochit Rajsuman	
André Stauffer		Jørgen Staunstrup	
Gustavo D. Sutter		Harry J. M. Veendrick	
Jacques Zahnd			

Éditeur scientifique (10)

Magdy A. Bayoumi		Jean-Michel Bergé	
Stéphane Donnay		Norman G. Einspruch	
Georges G. E. Gielen		Jeffrey L. Hilbert	
Institute of electrical and electronics engineers		Oz Levia	
Jacques Rouillard (ingénieur)		Raminderpal Singh	

Traducteur (3)

Francis Devos		Thierry Maurin	
Alain Mérigot			

Autre (1)

Mark Burton



Voir aussi (2 ressources dans data.bnf.fr)

À la BnF (1)

Notice correspondante dans Catalogue général

Sur le Web (1)

Notice correspondante dans Bibliothèque du Congrès