

Volnei A. Pedroni



Langue : **Anglais**

Sexe : **Masculin**

Note : **Professeur : Brazil's Federal university of technology (UTFPR), Paraná, Brésil (en 2013)**

ISNI : **ISNI 0000 0004 5965 3209 (Informations sur l'ISNI)**

Volnei A. Pedroni : œuvres (2 ressources dans data.bnf.fr)

Œuvres textuelles (2)

Circuit design with VHDL
(2020)



Finite state machines in hardware, theory and design
(with VHDL and SystemVerilog)
(2013)



Thèmes en relation avec Volnei A. Pedroni (8 ressources dans data.bnf.fr)

Informatique (5)

Circuits électroniques -- Calcul -- Logiciels



Systèmes, Conception de



Théorie des machines séquentielles



Verilog (langage de description de matériel informatique)



VHDL (langage de description de matériel informatique)



Technique (3)

Circuits électroniques -- Calcul -- Logiciels



Verilog (langage de description de matériel informatique)



VHDL (langage de description de matériel informatique)



Voir aussi (4 ressources dans data.bnf.fr)

À la BnF (1)

Notice correspondante dans Catalogue général

Sur le Web (3)

Notice correspondante dans IdRef

Notice correspondante dans ISNI

Notice correspondante dans VIAF